Задачи по теме «Логические основы компьютера»





Автор презентации «Задачи по теме Логические основы компьютера» Помаскин Юрий Иванович - учитель информатики МБОУ СОШ№5 г. Кимовска Тульской области.

Презентация сделана как учебно-наглядное пособие к учебнику «Информатика и ИКТ 9» автор Н.Д. Угринович. Предназначена для демонстрации на уроках изучения нового материала

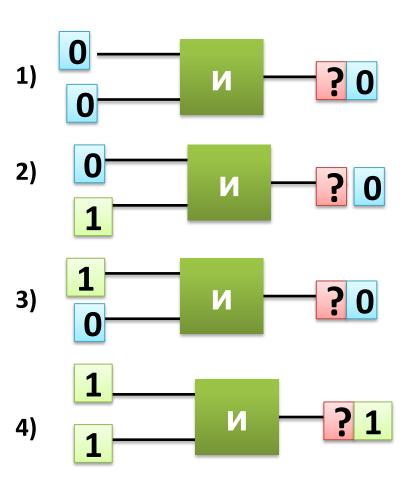
Используемые источники:

- 1. Н.Д.Угринович «Информатика и ИКТ 9 », Москва, БИНОМ Лаборатория знаний, 2012 стр.129 -134.
- 2. Картинки: http://images.yandex.ru/

Задача №1

 Какой сигнал получится на выходе логического элемента «И» при известных сигналах на входе?

Вариант



Задача №2

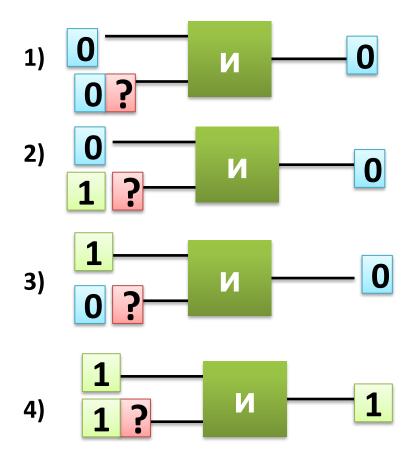
 Какой сигнал получится на выходе логического элемента «ИЛИ» при известных сигналах на входе?

Вариант ИЛ 1) ? 0 2) ИЛ ИЛ 3) ИЛ 4)

Задача №3

 Какой сигнал надо подать на вход, обозначенный знаком вопроса, если известны один сигнал на входе и сигнал на выходе логического элемента «И»?

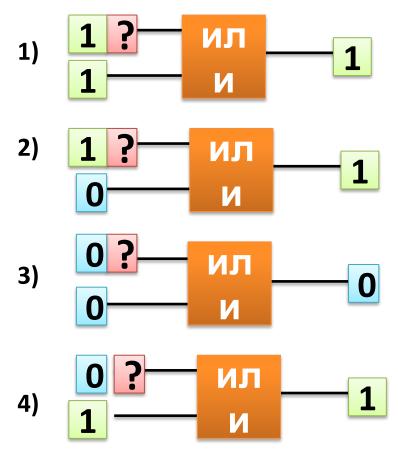
Вариант



Задача №4

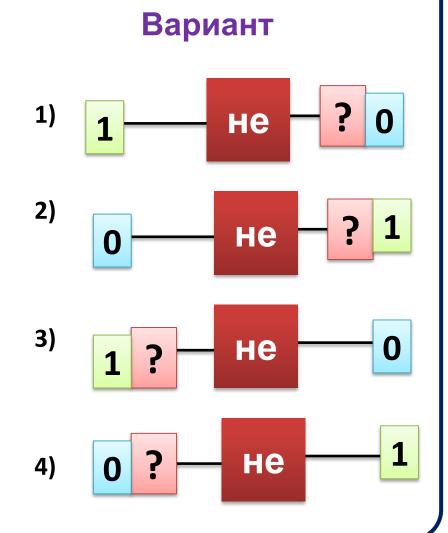
 Какой сигнал надо подать на вход, обозначенный знаком вопроса, если известны один сигнал на входе и сигнал на выходе логического элемента «ИЛИ»?

Вариант



Задача №5

• Какой сигнал скрыт знаком вопроса?



Задача №6

• Какую последовательность сигналов получим на выходе логического элемента «И», если известны последовательности сигналов на входе?



Задача №7

• Какую последовательность сигналов получим на выходе логического элемента «ИЛИ», если известны последовательности сигналов на входе?



Задача №8

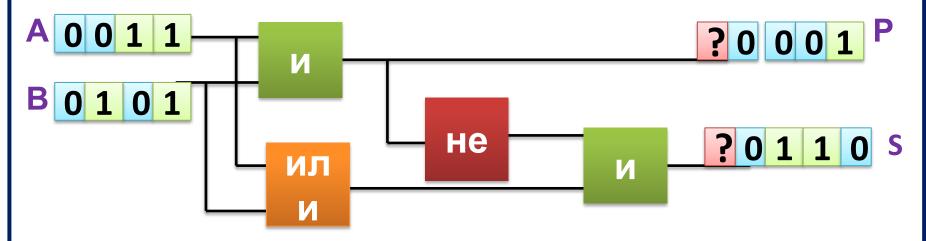
• Какую последовательность сигналов получим на выходе логического элемента «НЕ», если известны последовательности сигналов на входе?



Полусумматор

Задача №9

• Какую последовательность сигналов получим на выходе полусумматора, если известны последовательности сигналов на входе?



Полусумматор

Задача №10

• Какую последовательность сигналов получим на выходе полусумматора, если известны последовательности сигналов на входе?

