

Темпоральные логики и их
применение в
верификации реагирующих
программных систем.
Логика LTL, CTL, CTL* и
метод *Model checking*

КФУ 2014

Ограниченность классической логики для выражения свойств динамических объектов (изменяющихся во времени)

- Классическая логика высказываний (propositional logic)
 - Примитивная модель истины: “черно-белая” модель, высказывания статичны, неизменны во времени
- В обычной логике высказываний адекватно не формализуются предложения, в которых явно или не явно присутствуют свойства, истинность которых изменяется со временем:
 - *Путин - президент России (истинно только в какой-то период)*
 - *Мы не друзья, пока ты не извинишься*
 - *Если t поступило на вход в канал, то потом t появится на выходе*
 - *Запрос к лифту с произвольного этажа, поступивший в любой момент времени, будет когда-нибудь в будущем удовлетворен*

Мы хотим изучать и верифицировать системы, развивающиеся во времени, а обычная классическая логика неадекватна для выражения их свойств!

Классическая и темпоральная логики

Логика высказываний

$$\Phi = (\neg p \vee q) \Rightarrow r$$



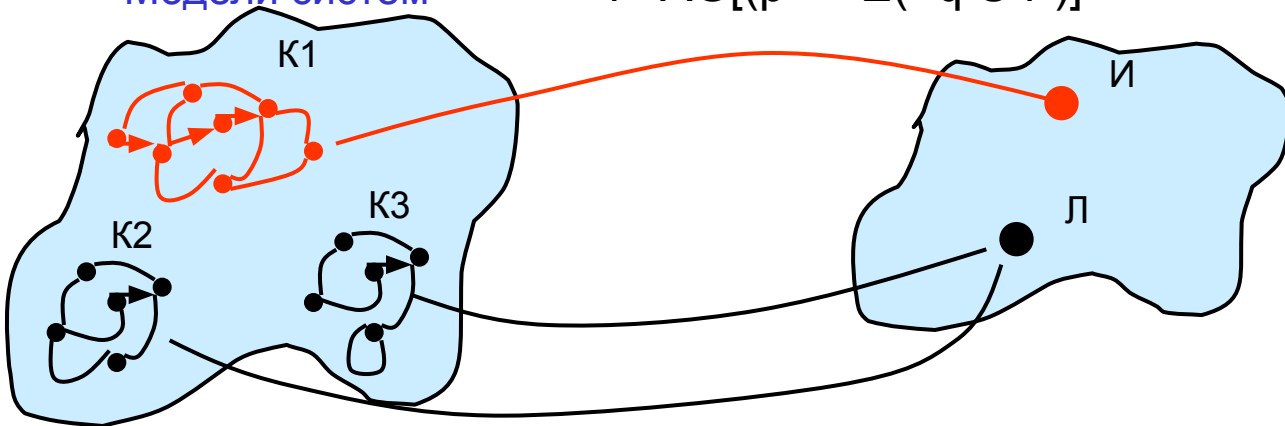
Интерпретации PL –
наборы значений
переменных $\langle p, q, r \rangle$
(конечное число)

Интерпретация $\langle \text{Л}, \text{Л}, \text{И} \rangle$ - модель формулы Φ

Темпоральная логика

Модели систем

$$\Phi = \text{AG}[(p \Rightarrow \text{E}(\neg q \cup r))]$$



Интерпретации TL –
системы переходов, в
каждом состоянии
которых свой набор
значений переменных
 $\langle p, q, r \rangle$
(бесконечное число)

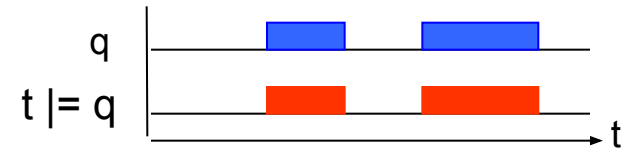
Интерпретация K1 - модель формулы Φ

Tense Logic

Операторы

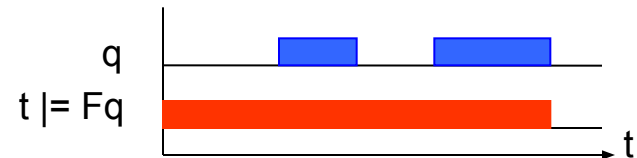
q – q выполняется *сейчас*, в момент t :

$$t \models q$$



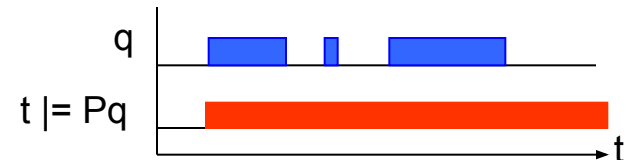
Fq – q случится в будущем:

$$t \models Fq \equiv (\exists t' \geq t) t' \models q$$



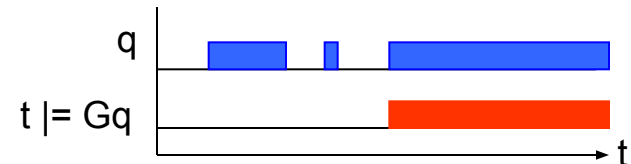
Pq – q случилось в прошлом:

$$t \models Pq \equiv (\exists t' < t) t' \models q$$



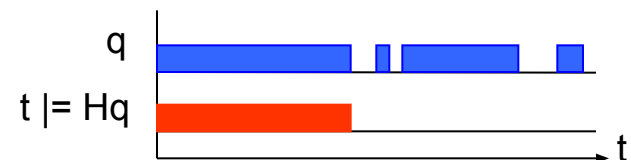
Gq – q всегда будет в будущем:

$$t \models Gq \equiv (\forall t' \geq t) t' \models q$$



Hq – q всегда было в прошлом:

$$t \models Hq \equiv (\forall t' \leq t) t' \models q$$



Дополнительные модальности TL: Until, neXt

pUq – q случится в будущем, а до него непрерывно будет выполняться p :

$t \models pUq \equiv$

$(\exists t' \geq t): (t' \models q \wedge (\forall t'': t \leq t'' < t'): t'' \models p)$

Примечание. Считается, что настоящее это часть будущего.

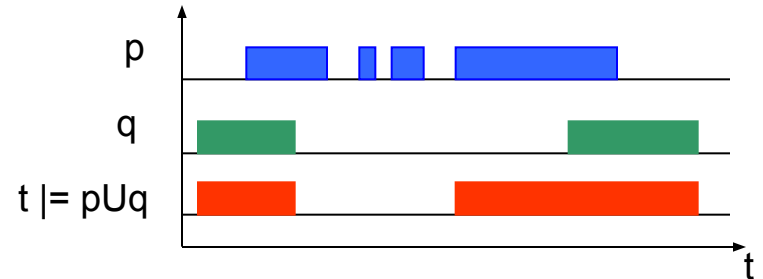
X (Next time)

Xp истинно в момент t , если p истинно в следующий момент времени (если считать моменты времени дискретными, то в момент $t+1$)

F и G выражаются через U :

$Fp \equiv \text{true } U p,$

$Gp \equiv \neg F\neg p$



Примечание. Нам не важно в какой именно момент времени случится событие. Действительно, так как мы проверяем систему на наличие ошибок, нам не важно в какой именно момент времени может произойти ошибка, важно исключить любую возможность ее возникновения вообще. Также стоит признать очевидным тот факт, что прошлое при анализе технических систем менее важно, чем будущее.

Linear Temporal Logic (LTL)

- Формальное определение темпоральной логики
 - Формула φ LTL это :
 - атомарное утверждение (атомарный предикат) $p, q, \dots,$
 - или Формулы, связанные логическими операторами $\vee, \neg$
 - или Формулы, связанные темпоральными операторами U, X
 - Прошлое обычно не рассматривают

Грамматика: $\varphi ::= p \mid \varphi_1 \vee \varphi_2 \mid \neg \varphi \mid X\varphi \mid \varphi_1 U \varphi_2 \mid F\varphi \mid G\varphi$

Другие темпоральные операторы :

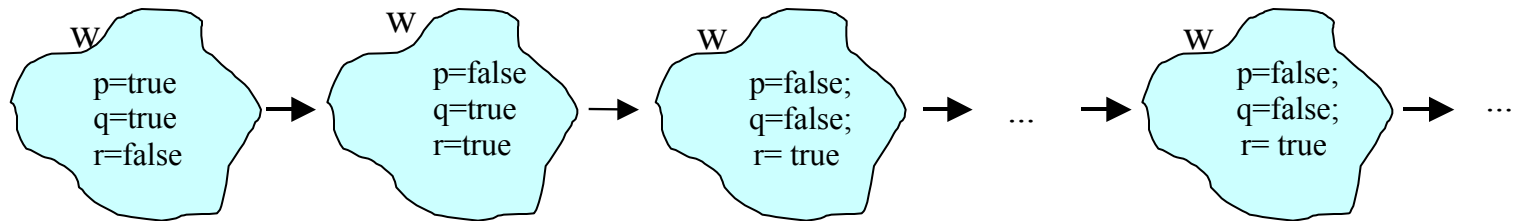
$$Fp = \text{true} U p$$

$$Gp = \neg F \neg p$$

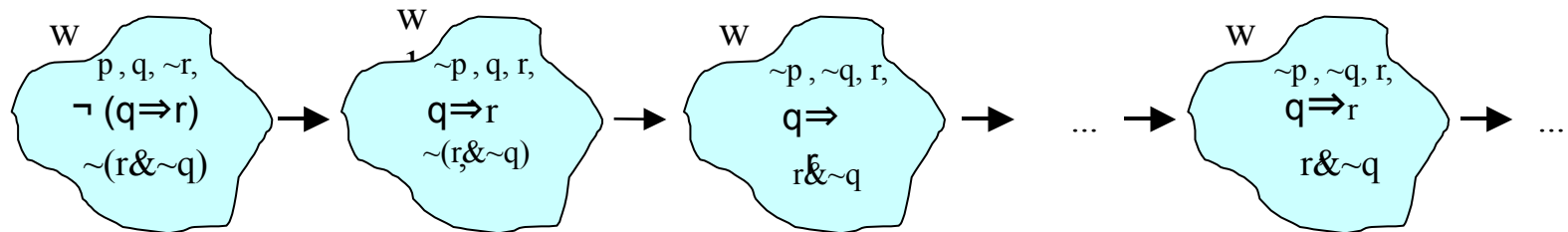
LTL в дискретном времени

Модель времени – бесконечная последовательность миров (вчера, сегодня, завтра, ...)

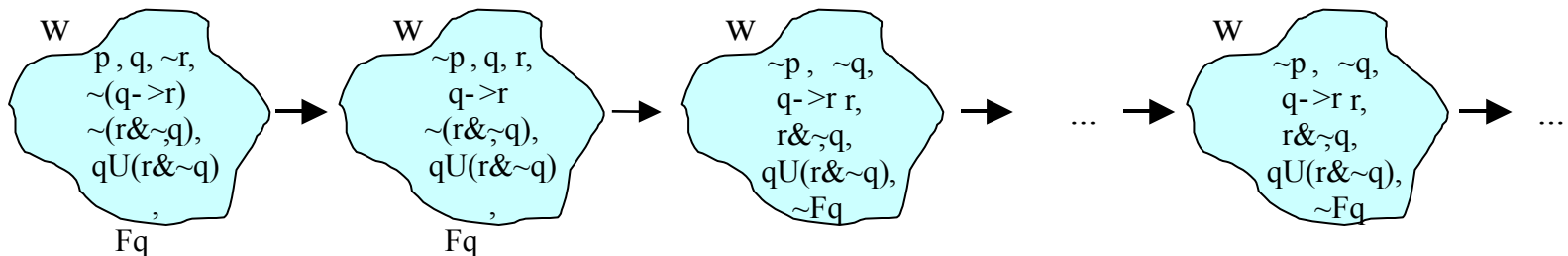
Семантика возможных “миров”, в каждом свое понимание истинности:



В каждом мире произвольная логическая формула истинна, либо нет:



Это же справедливо и для произвольной темпоральной формулы:



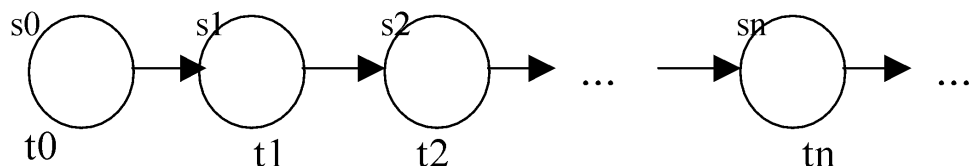
На этой цепочке выполняются формулы $p, q, \sim r, \neg(r \& \sim q), qU(r \& \sim q), Fq, \dots$ – потому что они истинны в w_0

Примеры формализация высказываний в LTL

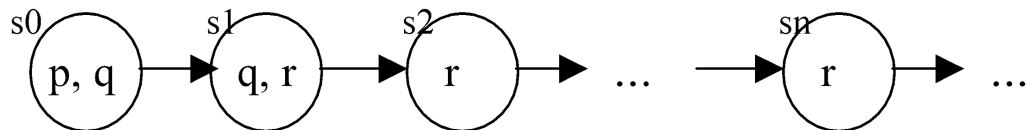
- “*Dum spiro, spero*” - пока живу – надеюсь
 - $G(\text{я_живу} \Rightarrow \text{я_надеюсь})$
- “Мы придем к победе коммунистического труда!”
 - $F \text{ коммунистический_труд_победил!}$
- “Сегодня он играет джаз, а завтра Родину продаст!”
 - $\text{он_играет_джаз} \Rightarrow X\text{он_продает_Родину}$ – слишком буквально
 - $G(\text{он_играет_джаз} \Rightarrow FX\text{он_продает_Родину})$
- “Раз Персил – всегда Персил”
 - $G(\text{Персил} \Rightarrow G\text{Персил})$ – раз попробовав, будешь использовать всегда
- “Мы не друзья, пока ты не извинишься”
 - $\neg \text{Мы_друзья} \ U \ \text{Ты_извиняешься} \ \vee \ G(\neg \text{Мы_друзья} \ \& \neg \text{Ты_извиняешься})$

LTL и анализ дискретных технических систем

Последовательность “миров” в LTL можно толковать как бесконечную последовательность состояний дискретной системы, а отношение достижимости – как дискретные переходы системы:

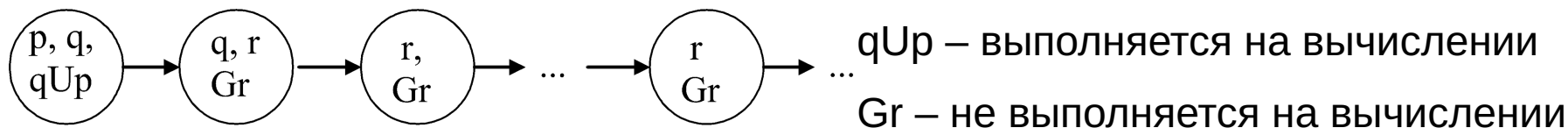


Атомарные предикаты - базисные свойства процесса в состояниях:



(Формула F является истинной, если она истинна в начальном мире)

Производные темпоральные формулы в состояниях – это свойства динамического процесса, характеризующие вычисление в будущем:



Примеры формул LTL

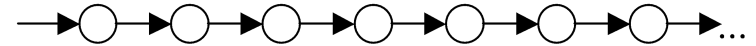
$G q$ - *всегда в будущем*



$F q$ - *хотя бы раз в будущем*



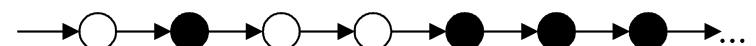
$\neg F q$ - *никогда в будущем*



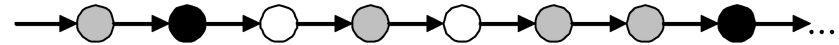
GFq - *бесконечно много раз в будущем*



FGq - *с какого-то момента постоянно*



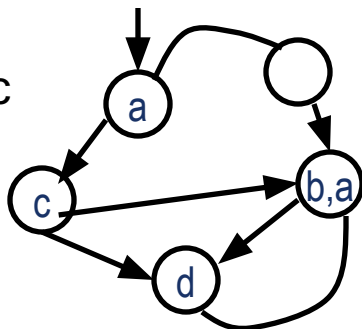
$G[p \Rightarrow Fq]$ - *всегда на p будет реакция q*



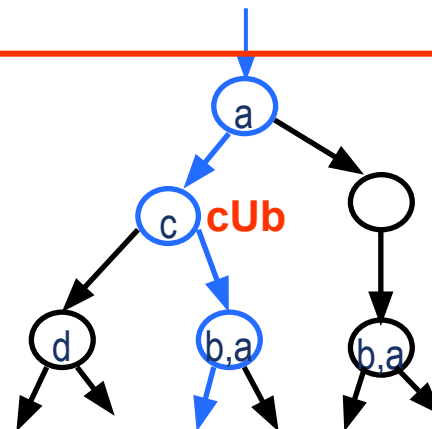
Линейное и ветвящееся время

Как конечным образом задать бесконечное число вычислений - последовательностей состояний?

Структура Крипке — система переходов с помеченными состояниями и непомеченными переходами



Развертка структуры Крипке определяет бесконечные цепочки состояний - возможные **ВЫЧИСЛЕНИЯ**



Каждое состояние может иметь не одну, а множество цепочек — продолжений, и является корнем своего дерева историй (вычислений)

Но как понимать формулы LTL: Gp , pUq , ... в состоянии s ?

Для решения этой проблемы вводятся “**кванторы пути**”

$E \phi \equiv$ “**существует** такой путь из данного состояния, на котором формула пути ϕ истинна” (Exists)

$A \phi \equiv$ “**для всех путей** из данного состояния формула пути ϕ истинна” (All)

Очевидно, $A \phi \equiv \neg E \neg \phi$

Логика ветвящегося времени – CTL*

Темпоральные логики ветвящегося времени

рассматривают возможные вычисления (пути на дереве) - траектории на развертке структуры Крипке

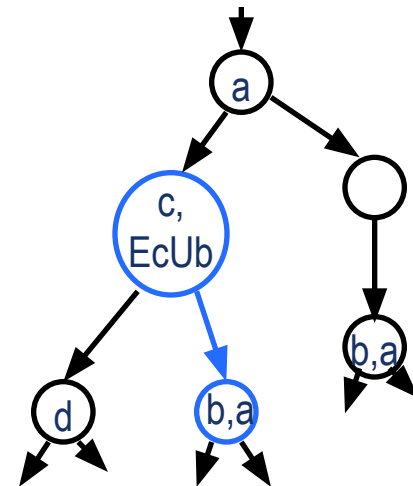
CTL* – Computational Tree Logic* - это одна из возможных логик ветвящегося времени

Грамматика CTL* :

- **Формулы состояний** $\varphi ::= p \mid \neg\varphi \mid \varphi \vee \varphi \mid E\alpha \mid A\alpha$

- **Формулы путей** $\alpha ::= \varphi \mid \alpha U \alpha \mid X\alpha$

формула φ состояния s является формулой пути σ , если это состояние s является начальным состоянием пути σ

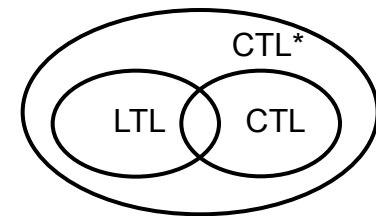


Очевидно формула пути имеет смысл, только если зафиксирован путь.

В состояниях могут стоять только формулы состояний.

Возможные формулы CTL* : $A[(pUr) \vee (qUr)]$, $A[Xp \vee XXr]$, $EGFp$

Базис CTL* = $\{\neg, \vee, U, X, E\}$



LTL и CTL – подклассы CTL*

В LTL - формулы пути, которые должны выполняться для всех вычислений, т.е. предваряются квантором пути A

В CTL – формулы состояний. *Пояснение.* То есть формулы, где каждый темпоральный оператор предваряется квантором пути A или E .

Формулы LTL:

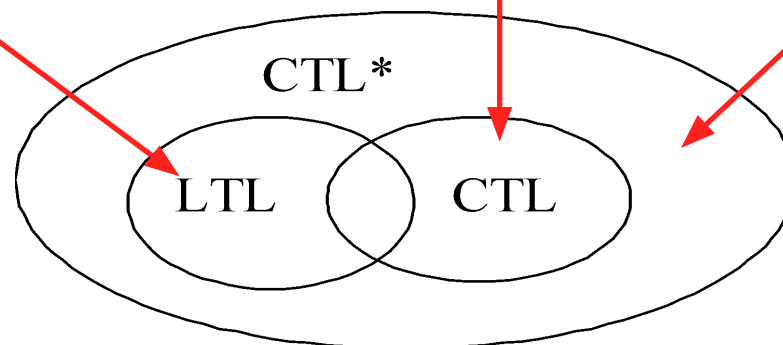
$AG(p \Rightarrow Fq)$
 $A(\neg a \vee Gb \ \& \ (aU \neg c))$
 $A(aU \neg b)$

Формулы CTL:

$AG(p \ \& \ \neg EF(q \Rightarrow r))$
 $EF(a \ \& \ E(aU \neg c))$
 $A(aU \neg b)$

Формулы CTL*:

$E(\neg p \ \& \ XAFq)$
 $EX(a \ \& \ AX(bUc))$
 $A(aU \neg (Fb))$

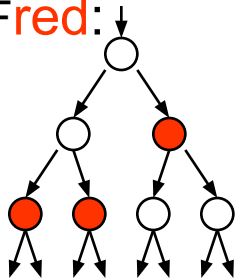


CTL

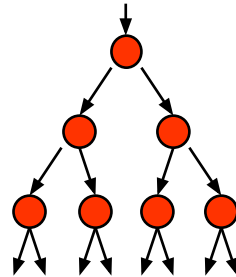
Синтаксис (грамматика):

$\varphi ::= p \mid \neg\varphi \mid \phi \vee \varphi \mid \mathbf{AX} \varphi \mid \mathbf{EX} \varphi \mid \mathbf{AF} \varphi \mid \mathbf{EF} \varphi \mid \mathbf{AG} \varphi \mid \mathbf{EG} \varphi \mid \mathbf{A}[\phi \mathbf{U} \varphi] \mid \mathbf{E}[\phi \mathbf{U} \varphi]$

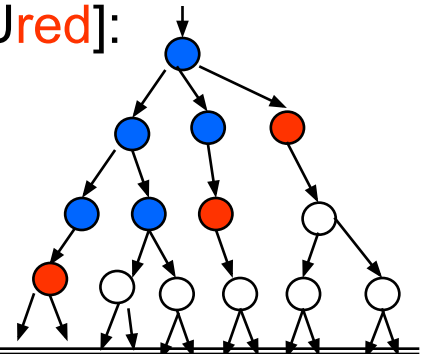
AFred:



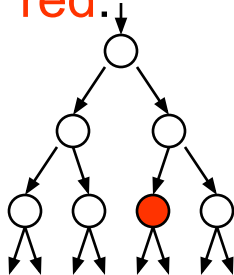
AGred:



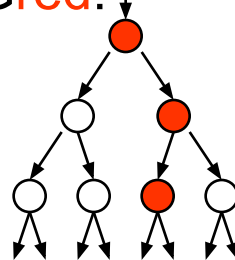
A[blue**U**red]:



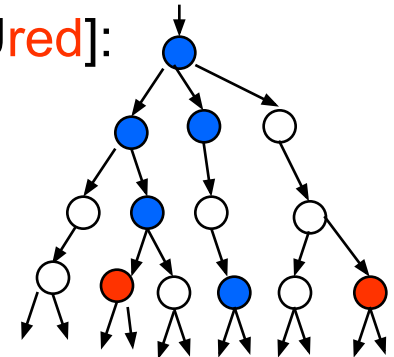
EFred:



EGred:



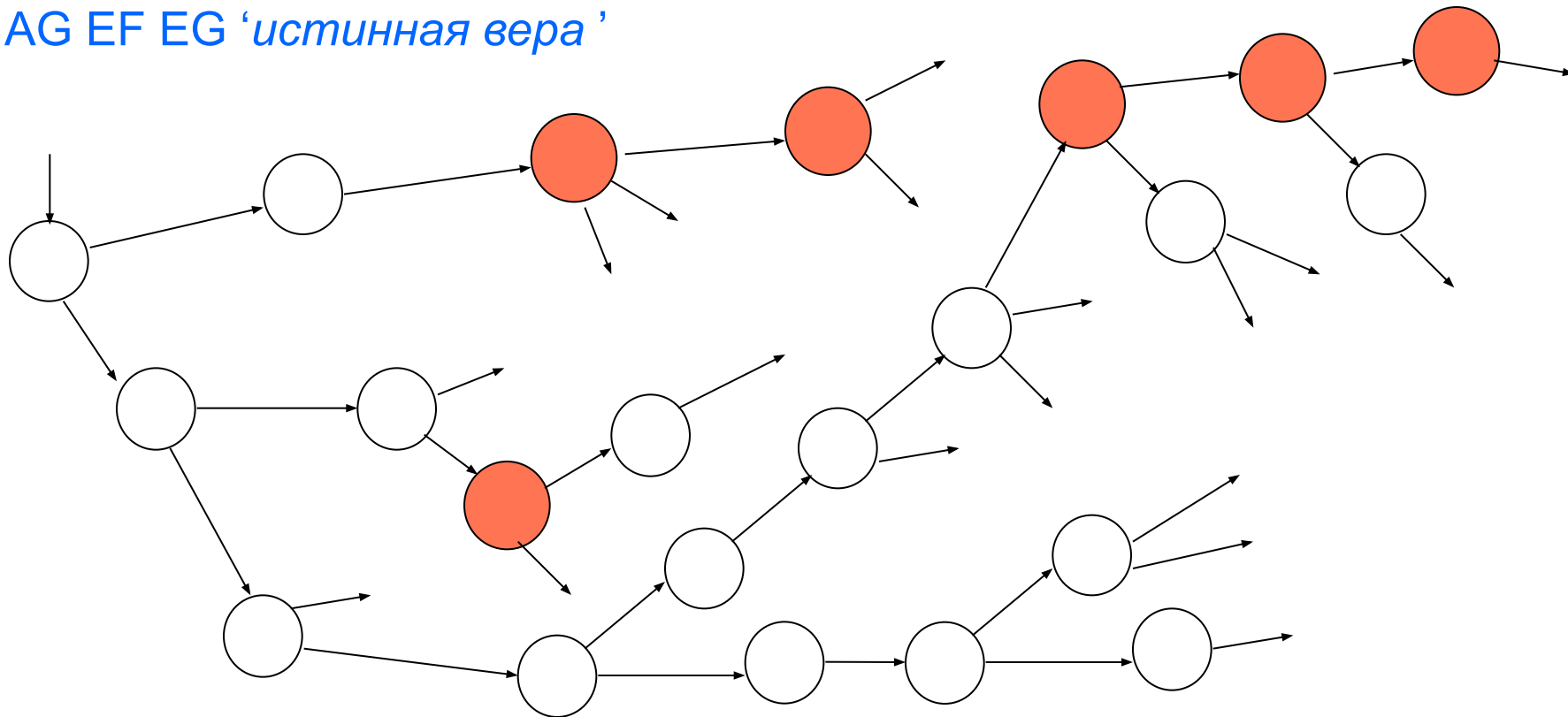
E[blue**U**red]:



Пример формализации утверждения формулой логики CTL

- Любой грешник всегда имеет шанс вернуться на путь истинной веры:

$AG\ EF\ EG$ 'истинная вера'



В любом состоянии вашей жизни (AG) существует такой путь, что на нем в конце концов обязательно (EF) попадем в состояние, с которого идет путь "истинной веры" (EG)

Выражение свойств технических систем в логике ветвящегося времени CTL

- $AGAF \text{ Restart}$
 - при любом функционировании системы (на любом пути) из любого состояния системы всегда обязательно вернемся в состояние рестарта
- $\neg EF(\text{int} > 0.01)$
 - не существует такого режима работы прибора, при котором интенсивность облучения пациента превысит 0.01 радиан в сек
- $AG(\text{antiFire_is_on} \Rightarrow P \text{ captain_Permission})$
 - в любом режиме, если противопожарная система включается, то на это обязательно предварительно была получена санкция капитана
- $AG(\text{req3} \Rightarrow (\text{req3} \text{ U } \text{ack}))$
 - во всех режимах после того, как запрос req3 установится, он никогда не будет снят, пока на него не придет подтверждение
- $E[p \text{ U } A[q \text{ U } r]]$
 - существует режим, в котором условие p будет истинным с начала вычисления до тех пор, пока q не станет непрерывно активно до выполнения r

Выражение свойств технических систем в логике ветвящегося времени CTL

- $EF(\text{Start} \ \& \ \neg \text{Ready})$
 - существует путь, на котором достижимо состояние, где Start выполняется, а Ready – нет
- $AG(\text{Req} \Rightarrow AF \text{ Answ})$
 - на любой полученный запрос Req всегда в будущем получим ответ Answ
- $AG[q \Rightarrow AX[A(\neg p \cup r) \ \vee \ AG \neg r]]$
 - между q и r свойство p никогда не выполнится

Примечание. Темпоральная логика является расширением классической. То есть все тавтологии КИВ истины также и в ней.

Приступая к моделированию

В методе верификации Model Checking в качестве спецификации системы используется **структура Крипке**. Что же представляет собой эта структура?

Структура Крипке M это пятерка $M = (S, S_0, R, L, AP)$

- S – конечное непустое множество состояний модели.
- $S_0 \subseteq S$ – множество начальных состояний модели.
- $R \subseteq S \times S$ – отношение переходов между состояниями, обладающее свойством тотальности, т.е. $\forall s \in S \exists t \in S ((s, t) \in R)$ (Из любого состояния есть переход).
- AP – конечное множество атомарных предикатов модели программы. (Атомарным предикатом может быть например утверждение « x равно 5»)
- $L: S \rightarrow 2^{|AP|}$ – функция пометок (каждому состоянию отображение L сопоставляет множество истинных на нем атомарных предикатов).

Структура Крипке

Вычислением σ структуры Крипке M называется любая бесконечная последовательность $\sigma = q_0 q_1 q_2 \dots$ такая что $q_0 \subseteq S_0$, и для любого неотрицательного i справедливо $(q_i, q_{i+1}) \subseteq R$. Формально вычисление структуры Крипке можно представить как отображение натурального ряда в множество состояний структуры. Таким образом $\sigma(i)$ это какое-то состояние структуры Крипке.

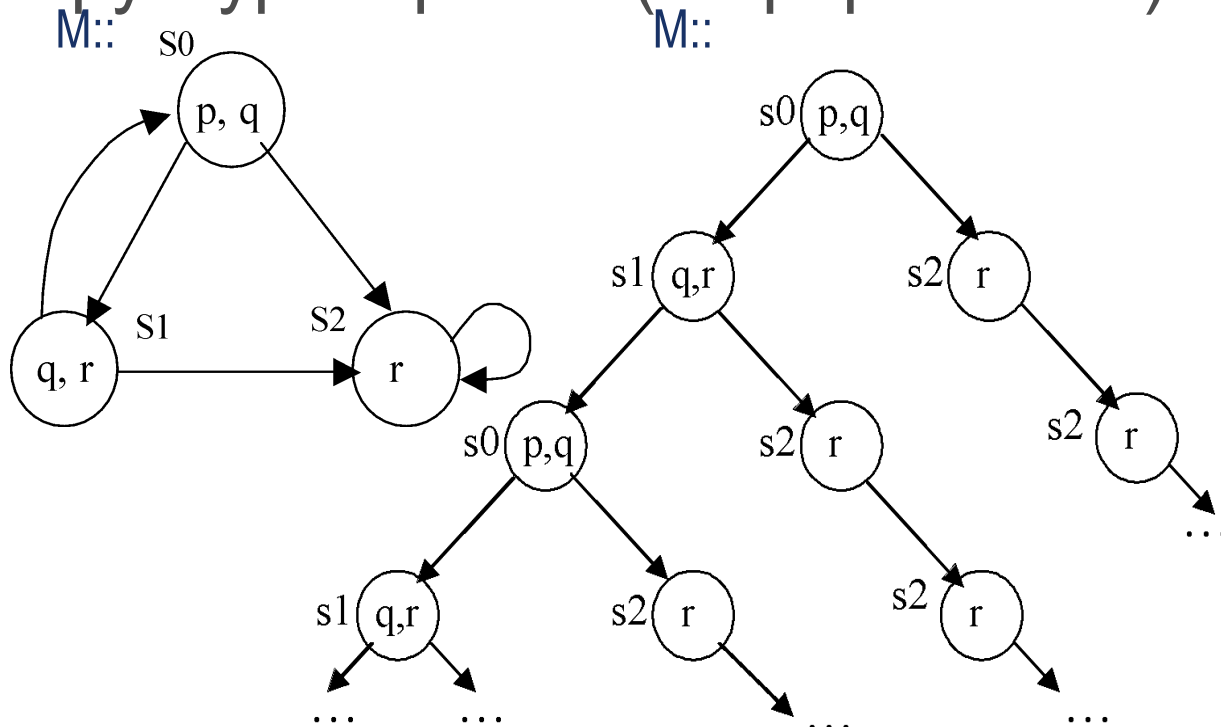
Траекторией структуры Крипке соответствующей вычислению σ называется бесконечная цепочка $L(\sigma) = L(q_0) L(q_1) L(q_2) \dots$. То есть бесконечная цепочка подмножеств атомарных предикатов, истинных в соответствующих состояниях σ . Формально траектория – это отображение натурального ряда в $2^{|AP|}$.

Мы будем моделировать динамические системы в виде определенных структур Крипке.

Примечание. Стоит отметить что модель всегда проще реальной системы, она строится с помощью абстрагирования, отбрасывания части параметров, характеристик, особенностей реальной системы. Не смотря на это, важно, чтобы модель сохранила существенные черты исходной системы.

Model Checking для CTL:

проверка истинности формулы на развертке
структуры Крипке (неформально)



$$M, s_0 \models p \wedge q$$

$$M, s_0 \models EX\ q \wedge r$$

$$M, s_0 \models \neg AX(q \wedge r)$$

$$M, s_0 \models \neg EF(p \wedge r)$$

$$M, s_0 \models \neg EGr$$

$$M, s_0 \models AFr$$

$$M, s_0 \models E[(p \wedge q) Ur]$$

$$M, s_0 \models A[p \cup r]$$

$$M, s_0 \models EF AGr$$

Действительно, проверить выполнимость этих формул на заданной структуре Крипке не представляется сложной задачей. Но для возможности автоматизации процесса необходим **общий алгоритм** проверки выполнимости формул.

Базис CTL.

Примечание. Формулы темпоральной логики φ и ψ называются семантически эквивалентными (обозначается $\varphi \equiv \psi$), если они принимают одинаковые истинностные значения на каждой возможной интерпретации (структуре Крипке).

Для того, чтобы наш алгоритм был более простым нам нужно определиться с базисом. Пусть это будет например тройка $\{ EX, AF, EU \}$

Покажем, что остальные 5 комбинаций можно выразить через эти 3:

- $AX\varphi \equiv \neg EX\neg\varphi$
- $EG\varphi \equiv \neg AF\neg\varphi$
- $A(\varphi_1 U \varphi_2) \equiv AF\varphi_2 \wedge \neg E(\neg\varphi_2 U (\neg\varphi_1 \wedge \neg\varphi_2))$
- $EF\varphi = E(True U \varphi)$
- $AG\varphi \equiv \neg EF\neg\varphi$

Мы опустим доказательство того, что ни одна из комбинаций $\{EX, AF, EU\}$ не выражается через 2 оставшиеся.

Алгоритм маркировки

Пусть задана произвольная формула Φ логики CTL и структура Крипке M . Для каждой подформулы ψ формулы Φ алгоритм маркировки выполняет следующие шаги:

1. Вычисляется множество S_ψ состояний структуры Крипке M , в которых выполняется ψ .
2. Вводится новый атомарный предикат r_ψ .
3. Этим атомарным предикатом помечаются все состояния из S_ψ .

Поскольку обработка каждой формулы ψ заканчивается введением нового атомарного предиката r_ψ , и маркировкой этим предикатом всех состояний, на которых выполняется формула, то можно считать, что на каждом шаге алгоритма элементами подформул являются только атомарные предикаты. По завершении алгоритма, если начальное состояние структуры Крипке M помечено атомарным предикатом r_ϕ , формула Φ выполняется на M .

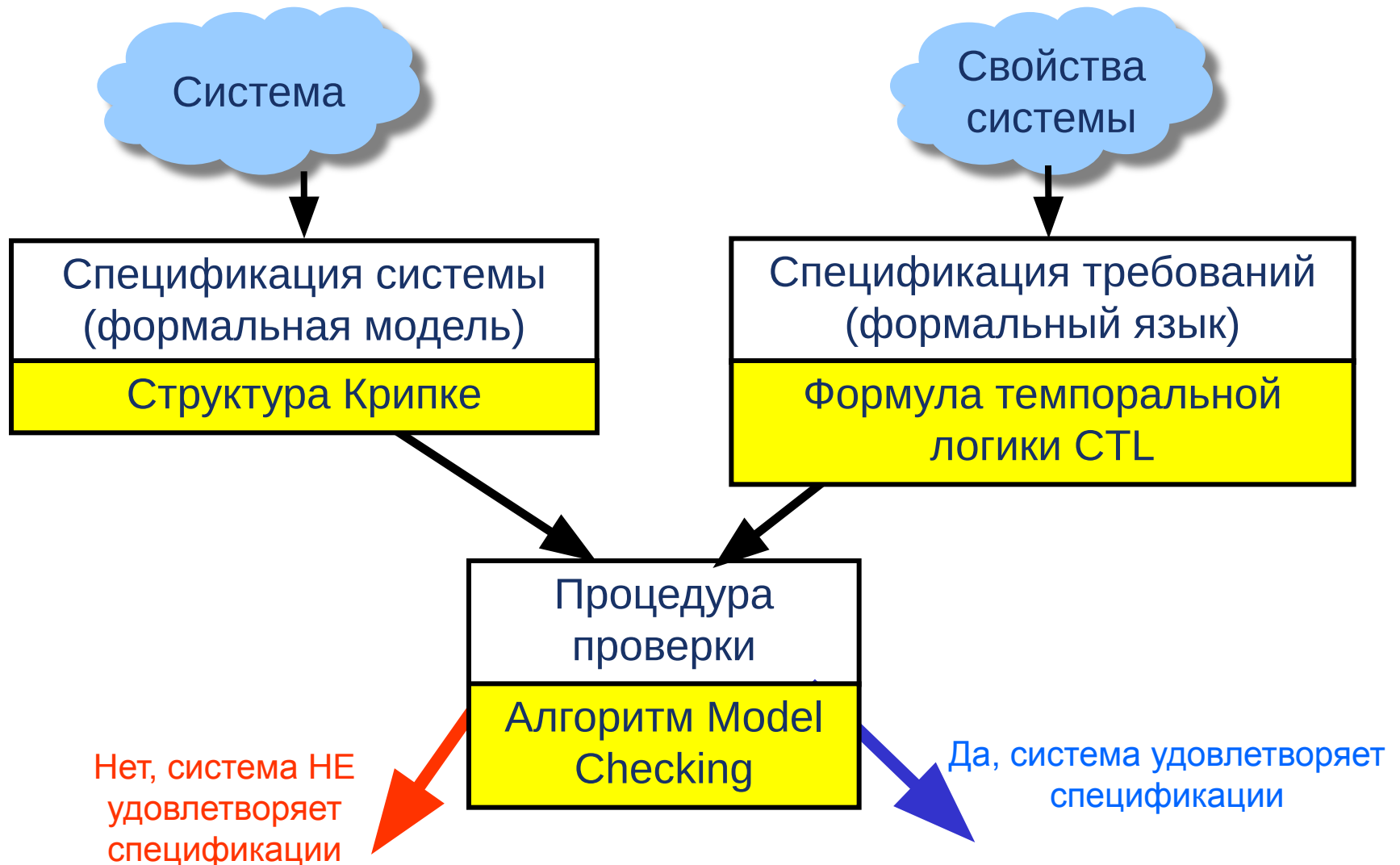
Примечание. Код реализации алгоритма мы приводить не будем. Отметим лишь, что на каждом шаге алгоритма мы должны проводить синтаксический анализ формулы, для выявления очередных подформул с заданной глубиной.

Маркировка состояний для формул AF, EX, EU

Маркировка состояний в случаях конъюнкции, дизъюнкции, импликации и отрицания очевидна. Рассмотрим случаи с AF, EX, EU:

- Множество состояний, на которых выполняется EXp , строится из тех состояний, хотя бы один из преемников которых уже помечен p .
- Множество состояний Y , на которых выполняется AFp , строится в два этапа. Сначала в Y собираются те состояния, которые уже помечены p (не забываем, что настоящее – часть будущего). Затем в Y добавляются состояния, все преемники которых уже принадлежат Y . Этот шаг повторяется многократно до тех пор, пока в Y можно добавить хотя бы одно новое состояние.
- Множество состояний Y , на которых выполняется $E(pUq)$, также выполняется в два этапа. Сначала в множество Y собираются те состояния, которые помечены q , в этих состояниях выполняется $E(pUq)$, поскольку в них истинно q . Затем в Y добавляются те состояния, помеченные p , у которых хотя бы один преемник уже принадлежит Y . Этот шаг повторяется до тех пор, пока в Y добавляется хотя бы одно новое состояние.

Общая схема верификации для CTL



Демонстрационный пример.

Задача – анализ поведения СВЧ печи



Требуется создать и верифицировать систему, которая представляет собой логику “поведения” СВЧ печи. При этом система должна удовлетворять следующему требованию:

Ни при каких обстоятельствах не должно работать излучение СВЧ печи при открытой дверце. (Важность этого требования очевидна).

Примечание. Конечно реальная система печи должна удовлетворять и другим требованиям, мы же сформулировали только одно, так как для нас сейчас важно познакомиться с методом верификации, а не разработать систему.

Формализация системы. Выбираем AP

Сначала выберем множество атомарных предикатов. Пусть это будут следующие предикаты:

- 1.st (start) = «кнопка пуск нажата»
- 2.cd (close door) = «дверца печи закрыта»
- 3.ht (heating) = «излучение включено»
- 4.er (error) = «печь выдает сообщение об ошибке»

Примечание. Очевидно, что можно обойтись без предиката error - ни что не мешает нам запрограммировать печь так, чтобы в случае возникновения ошибки она никак не оповещала об этом пользователя.

Формализация системы.

Теперь будем разбираться в системе, параллельно дополняя соответствующую ей структуру Крипке.

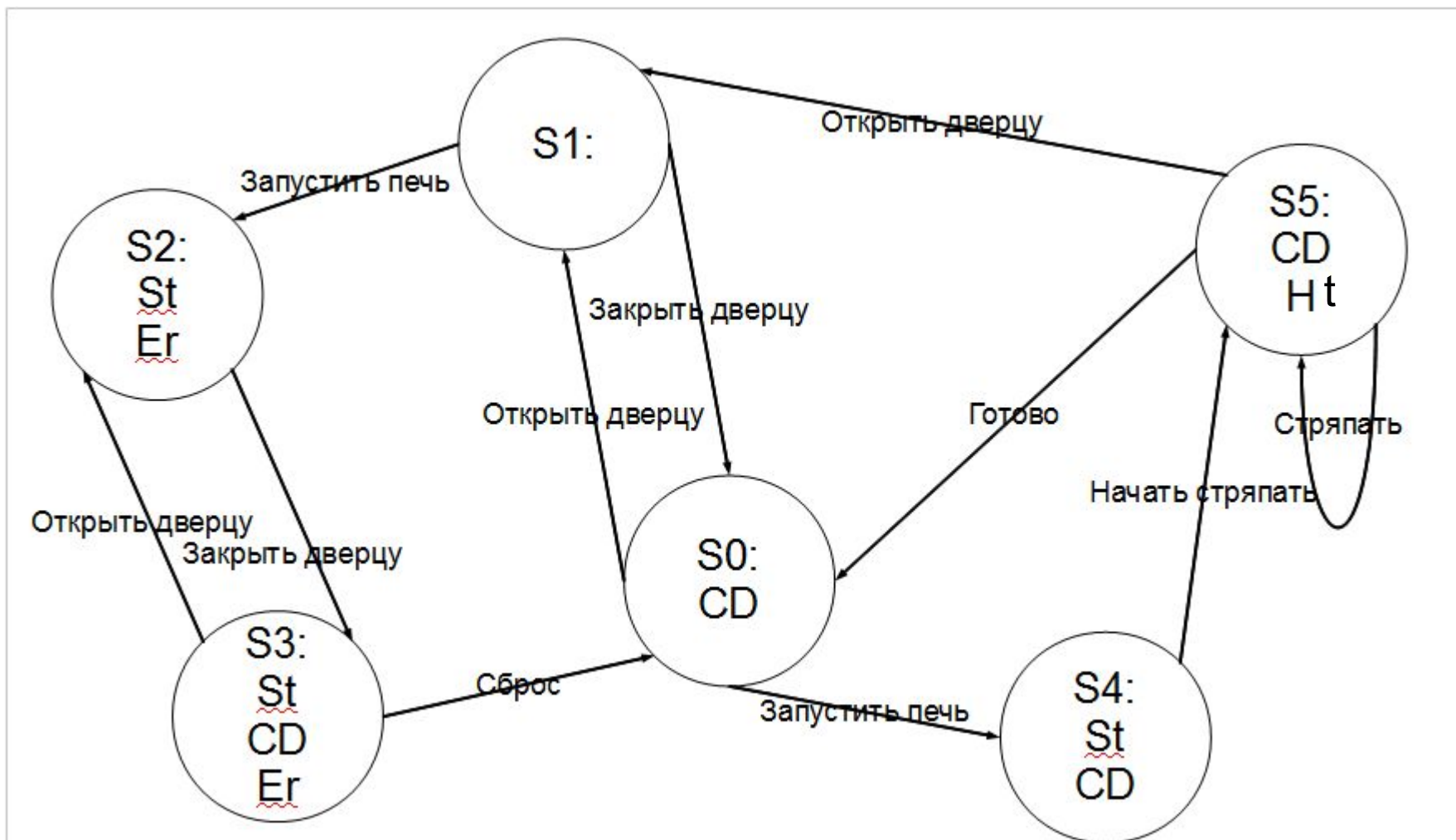
Наш пользователь открыл упаковку, прочитал инструкцию, установил печь, и подключил ее к электросети.

В этот момент печь находится в состоянии s_0 в котором истинным является только 1 атомарный предикат, а именно cd (close door).

Допустим теперь, что пользователь открыл дверцу. Открыв ее он попал в состояние s_1 , где не один из AP не является истинным. Если он теперь закроет дверцу, он попадет обратно в s_0 . Если пользователь в состоянии s_1 нажмет кнопку $start$, он попадет в состояние s_2 , в котором истинными являются предикаты er (error) и st (start).

В конце концов, рассуждая таким образом мы получим структуру Крипке, схематично изображенную на следующем слайде.

Модель печи.



Спецификация требований.

Примечание. Отбросив надписи на ребрах на предыдущем слайде, получим структуру Крипке, соответствующую нашей системе.

Теперь мы переходим ко второму этапу верификации, а именно к формализации требований.

При верификации методом Model Checking формальную спецификацию возможно задать формулой логики LTL, либо формулой CTL.

Стоит отметить, что реагирующие системы являются развивающимися во времени. Это и объясняет тот факт, что темпоральные логики идеально подходят для формализации свойств этих систем.

Примечание. Существует мнение, что сформулировать требования проще на языке LTL, а при использовании языка CTL мы имеем более простой алгоритм проверки на удовлетворение требований.

Формализация требований.

Для формализации требований мы будем использовать логику CTL.

Следует отметить, что CTL имеет несколько возможных базисов, но наши требования мы можем формализовать используя всю мощь CTL, а затем свести полученные формулы требований к базису. (Базис нужен для упрощения алгоритма проверки).

Напомним, что нашим требованием было:

• Ни при каких обстоятельствах не должно работать излучение СВЧ печи при открытой дверце. (Важность этого требования очевидна).

Очевидно это требование можно представить следующей формулой CTL:

$AG(\neg Cd \Rightarrow \neg Ht)$ – для любого пути (A) всегда справедливо (G), что из того, что дверца не закрыта следует то, что излучение выключено.

Пример. Алгоритм МС для модели СВЧ печи

Выражая наше требование через базис получим:

$$AG(\neg Cd \Rightarrow \neg Ht) = \neg EF\neg (\neg Cd \Rightarrow \neg Ht) = \neg E(True \cup \neg (\neg Cd \Rightarrow \neg Ht))$$

Не существует такой ситуации, при которой сначала будет верно True, а затем встретится ситуация, когда не верно, что при открытой дверце не работает нагрев.

Теперь рассмотрим сам алгоритм. Его основная идея – для каждой подформулы (начиная с простых) заданной формулы CTL определить, в каких состояниях заданной структуры Крипке М эта подформула выполняется.

Этот алгоритм мы называли **алгоритмом маркировки**.

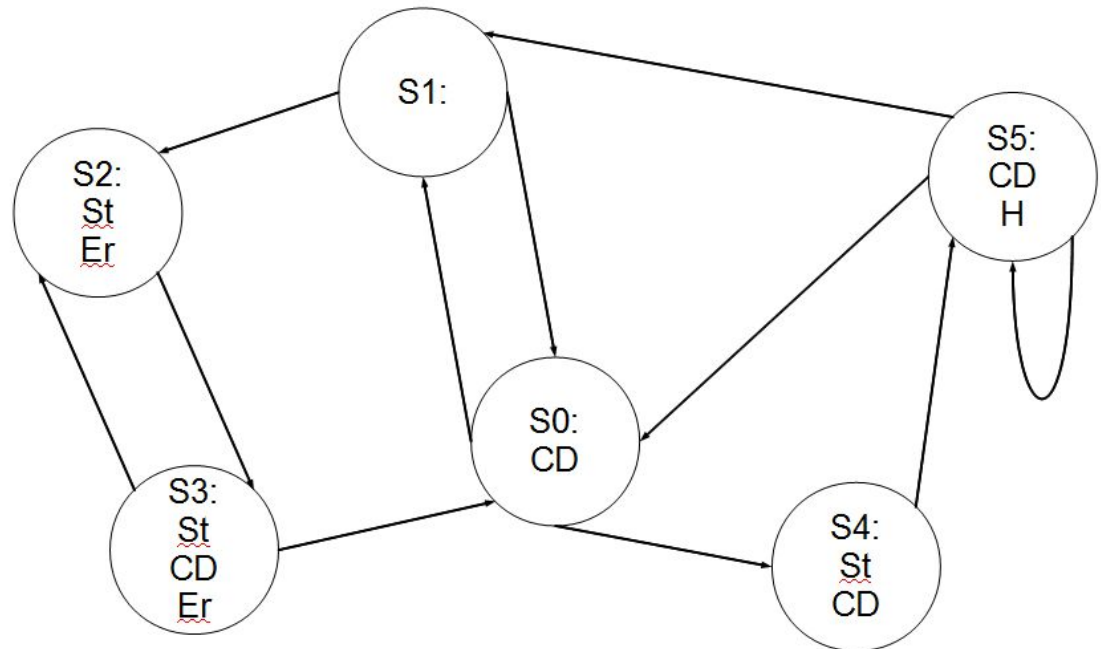
Проверка требования.

Итак, дано: формула $\neg E(\text{True} \cup \neg(\neg Cd \Rightarrow \neg Ht))$

и структура Крипке М.

Требуется проверить выполнимость этой формулы на М.

(Прошу прощения за то, что направления рёбер очень плохо видно.)



$f1 = \neg Cd$; очевидно, множество **Sf1** включает состояния: s1, s2.

$f2 = \neg Ht$; **Sf2**: s0, s1, s2, s3, s4

$f3 = f1 \Rightarrow f2$; в **Sf3** не будут входить только те состояния, которые помечены предикатом f1, но не помечены f2, но таких состояний нет. Следовательно **Sf3**: s0, s1, s2, s3, s4, s5. $f4 = \neg f3$; Sf4 - пустое

Проверка требования. Маркировка состояний

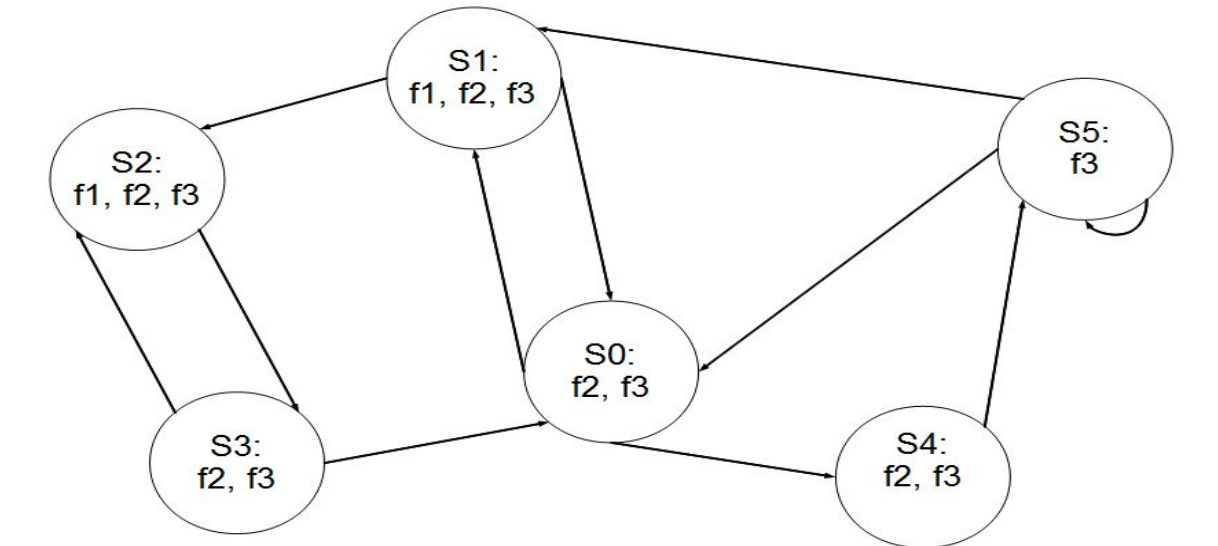
$\neg E(True \cup \neg(\neg Cd \Rightarrow \neg Ht))$

$f1 = \neg Cd ;$

$f2 = \neg Ht ;$

$f3 = f1 \Rightarrow f2 ;$

$f4 = \neg f3 ;$



$f5 = EU(True, f4) = E(True \cup f4)$; Сначала в множество **Sf5** собираются все состояния, помеченные $f4$, то есть ни одного состояния. Затем выбираются те состояния, которые помечены *True* (то есть все состояния), и у которых хотя бы один преемник входит в Sf5. То есть **Sf5** – пустое.

$f6 = \neg f5$; **Sf6** – s0, s1, s2, s3, s4, s5.

Таким образом, наша формула выполняется не только в нужном нам s0, но и во всех остальных состояниях.

Верификация программ

Формальная верификация программ – это приемы и методы формального доказательства (или опровержения) того, что модель программной системы удовлетворяет заданной формальной спецификации.

На данный момент существует несколько методов реализации верификации программных систем. Самый распространенный из этих методов - [Model Checking](#).

Стоит отметить что этот метод применяется в основном к реагирующим системам. Хотя его так же можно применить и к функциональным (трансформационным) системам.

Так же стоит отметить, что верификация предназначена прежде всего для систем, где очень важна надежность. То есть для таких систем, сбой в которых приводит к недопустимым последствиям. (Финансовые системы; системы жизнеобеспечения; бортовые системы машин, самолетов и других транспортных средств: медицинские и бытовые приборы etc.)

Давайте проведем сравнительный анализ верификации с еще одним распространенным методом проверки программ, а именно с **тестированием**. Рассмотрим преимущества и недостатки каждого из методов проверки.

Тестирование. + и -

- (+) Проверяется реальная программа, а не ее модель.
- (+) Проверка может быть выполнена в реальной среде, с реальными интерфейсами.
- (+) Проверять можно реальные наиболее опасные или часто используемые режимы работы системы.

- (-) Тестирование очень трудоемкий процесс.
- (-) Тестирование выполняется на поздних этапах разработки, поэтому цена исправления найденных ошибок очень велика.
- (-) Все реакции системы при выполнении тестирования должны быть заранее зафиксированы.
- (-) Тестированием можно проверить лишь немногие траектории вычисления системы, а их обычно бесконечное количество.
- (-) Тестирование сложных систем трудно автоматизируется.
- (-) Э. Дейкстра: “Тестированием можно доказать только наличие ошибок”, а не их отсутствие.
- (-) Тестированием плохо выявляются (точнее почти не выявляются) редко возникающие ошибки, особенно в параллельных системах и системах реального времени.
- (-) В случае выявления ошибки, невозможно точно сказать, где она произошла.

Верификация. + и -

- (+) Происходит проверка всех возможных вычислений модели системы на удовлетворение желаемого условия.
- (+) Возможность автоматизировать процесс.
- (+) В случае нахождения ошибки указывается точная последовательность действий, которая к ней привела.
- (+) Верификация возможна на любом из этапов разработки (включая начальный, когда нет реализации ни какой из компонент системы)

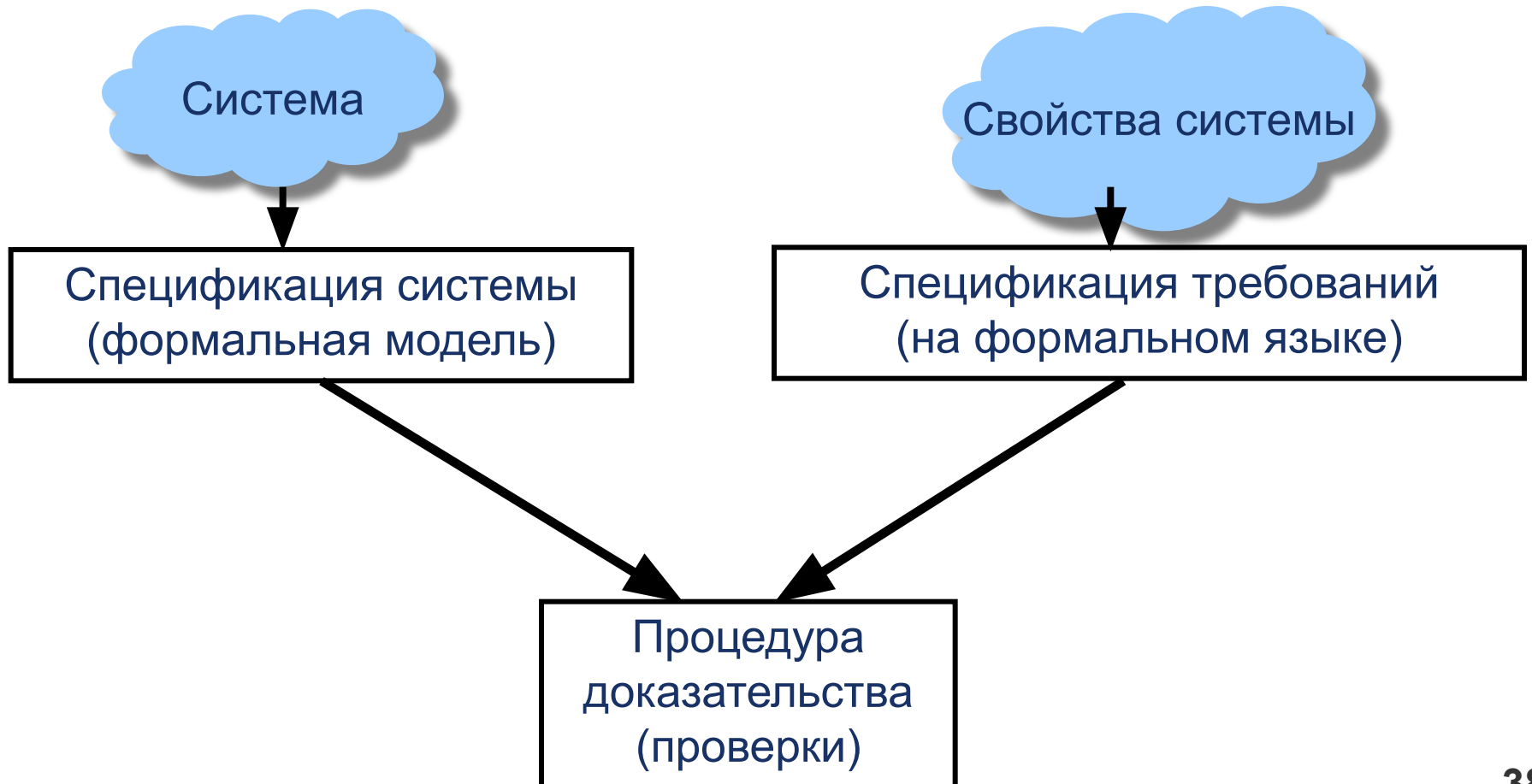
- (-) Язык спецификации требований системы может быть не полным, недостаточным для выражения желаемых свойств системы.
- (-) Сама автоматизированная система верификации может содержать ошибки.
- (-) Поскольку невозможно формально определить “полное отсутствие ошибок”, верификация (так же как и тестирование) не может гарантировать абсолютную правильность системы.
- (-) Не смотря на автоматизацию большей части верификации, приходится использовать высококвалифицированный персонал для составления адекватной модели системы.

Вывод 1:

Верификация не является панацеей, это всего лишь эффективный способ проверки. Действительно, вряд ли кто-то согласился бы полететь на самолете, оборудованном бортовой системой, которая прошла верификацию, но никогда не тестировалась. Ни верификация, ни тестирование не могут по отдельности гарантировать необходимый уровень надежности системы. Эти методы нужно использовать вместе, так как их подходы взаимодополняющие.

Общая схема верификации

Верификация – формальное доказательство того, что объект обладает требуемыми свойствами



Этапы верификации

Согласно схеме, приведенной ранее, верификация состоит из трех этапов:

- 1) Построение модели (возможно уже существующей системы), то есть формализация системы. Это самый трудоёмкий процесс, требующий абстрагирования. Фактически, от того, на сколько хорошо будет построена модель, зависит вся дальнейшая кампания по верификации. Модель должна быть не слишком громоздкой, и при этом полностью отображать суть предметной области.
- 2) Составление, на одном из формальных языков требований системы.
- 3) Автоматизированная (ну или в нашем случае ручная) проверка на удовлетворение моделью требований к системе.

Примечание. Первый и второй этапы могут выполняться в любой последовательности.

Итоги:

Я надеюсь, что не смотря на то, что мы разобрали всего один простой пример, алгоритм верификации МС стал достаточно ясным. Мы построили модель системы функционирования печи, специфицировали наши требования к ней, и доказали, используя алгоритм маркировки, что система отвечает им.

Так же хотелось бы сказать, что Model Checking имеет применение не только в реагирующих системах, но и в параллельных, где верификация особенно важна.

«Любая параллельная программа должна рассматриваться как неверная до тех пор, пока не доказано обратное.»

На следующих слайдах приведено несколько фактов о Model Checking.

Примеры использования подхода

Верифицированные системы, в которых выявлены ошибки

- Cambridge ring protocol
- IEEE Logical Link Control protocol, LLC 802.2
- фрагменты больших протоколов XTP и TCP/IP
- отказоустойчивые системы, протоколы доступа к шинам, протоколы контроля ошибок в аппаратуре,
- криптографические протоколы
- протокол Ethernet Collision Avoidance
- DeepSpace1 (NASA). Уже после тщательного тестирования и сдачи системы были найдены несколько критических ошибок

Model checking

Model checking - метод верификации ПО и аппаратуры, основанный на изящных формальных методах. Это качественный прорыв в верификации

ACM : Премия Тьюринга в июне 2008 г. была вручена трем создателям техники MODEL CHECKING, внесшим в нее наиболее существенный вклад:

Edmund Clarke (CMU)

Allen Emerson (CMU)

Joseph Sifakis (VERIMAG)

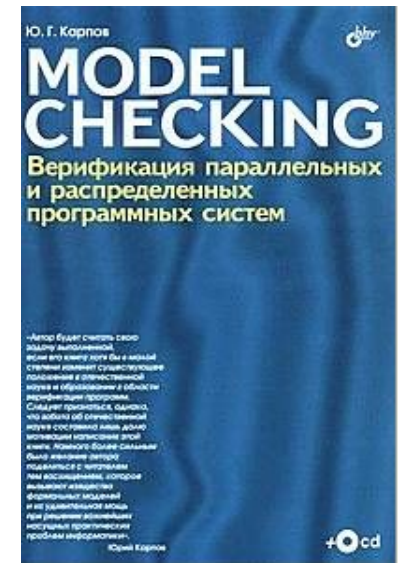
“за их роль в превращении метода Model checking в высокоэффективную технологию верификации, широко используемую в индустрии разработки программного обеспечения и аппаратных средств”

Stuart Feldman, Президент ACM:

“Это великий пример того, как технология, изменившая промышленность, родилась из чисто теоретических исследований”

Литература

- Ю.Г.Карпов. Model checking. Верификация параллельных и распределенных программных систем.
// БХВ. Петербург, 2010
- А.М.Миронов. Верификация программ методом Model Checking.
// Издательство и год не указаны
- Некоторые интернет ресурсы, в частности, wikipedia.



Заключение

- Model checking – достигшая зрелости область формального анализа, интенсивно используемая для верификации дискретных систем
- Model checking имеет множество применений в разнообразных областях анализа динамических систем
- Существует ряд проблем, препятствующих простому применению этого подхода в индустрии разработки ПО
- В настоящее время - это область интенсивных исследований

Спасибо за внимание!